

**NORME
INTERNATIONALE
INTERNATIONAL
STANDARD**

**CEI
IEC
617-12**

1991

AMENDEMENT 1
AMENDMENT 1

1992-06

Amendement 1

Symboles graphiques pour schémas

Douzième partie:

Opérateurs logiques binaires

Amendment 1

Graphical symbols for diagrams

Part 12:

Binary logic elements

© CEI 1992 Droits de reproduction réservés — Copyright - all rights reserved

Bureau Central de la Commission Electrotechnique Internationale 3, rue de Varembe Genève, Suisse



Commission Electrotechnique Internationale
International Electrotechnical Commission
Международная Электротехническая Комиссия

CODE PRIX
PRICE CODE

C

Pour prix, voir catalogue en vigueur
For price, see current catalogue

AVANT-PROPOS

Le présent amendement a été établi par le Sous-Comité 3A: Symboles graphiques pour schémas, du Comité d'Etudes n° 3 de la CEI: Documentation et symboles graphiques.

Le texte de cet amendement est issu des documents suivants:

Règle des Six Mois	Rapports de vote
3A(BC)205 3A(BC)206	3A(BC)217 3A(BC)218

Les rapports de vote indiqués dans le tableau ci-dessus donnent toute information sur le vote ayant abouti à l'approbation de cet amendement.

IECNORM.COM Click to view the full PDF of IEC 60617-2:1991/AMD1:1992

FOREWORD

This amendment has been prepared by Sub-Committee 3A: Graphical symbols for diagrams, of IEC Technical Committee No. 3: Documentation and graphical symbols.

The text of this amendment is based on the following documents:

Six Months' Rule	Reports on Voting
3A(CO)205 3A(CO)206	3A(CO)217 3A(CO)218

Full information on the voting for the approval of this amendment can be found in the Voting Reports indicated in the above table.

IECNORM.COM Click to view the full PDF of IEC 60617-2:1991/AMD1:1992

Page 91

Article 24.2 Utilisation du symbole de groupement numérique

Ajouter à la fin du texte et avant l'illustration, ce qui suit:

Afin de réduire l'espace nécessaire pour indiquer les nombres qui sont des puissances de 2 et comportent plus de 3 chiffres, m1 et m2 peuvent être remplacés par un nombre de 1 à 3 chiffres – ce nombre étant une puissance de 2 – suivi, selon le cas, de la lettre k indiquant un facteur de multiplication égal à 1 024 ou de la lettre M indiquant un facteur de multiplication égal à 1 048 576. Par exemple, 1 024 peut être remplacé par 1k, 65 536 par 64k et 1 048 576 par 1M.

Page 165

Section 50 – Mémoires

No. 12-50-01

Modifier, dans la troisième colonne, la dernière phrase de la note comme suit:

Page 91

Clause 24.2 Use of bit grouping to produce affecting Inputs

Add, at the end of the text and prior to the illustration the following:

To reduce the space required for showing numbers that are powers of 2 and have more than 3 digits, m1 and m2 may be replaced by a 1-to-3-digit number that is a power of 2 followed by k indicating a multiplication factor of 1 024 or by M indicating a multiplication factor of 1 048 576, whichever applies. For example, 1 024 may be replaced by 1k, 65 536 by 64k, and 1 048 576 by 1M.

Page 165

Section 50 – Memories

No. 12-50-01

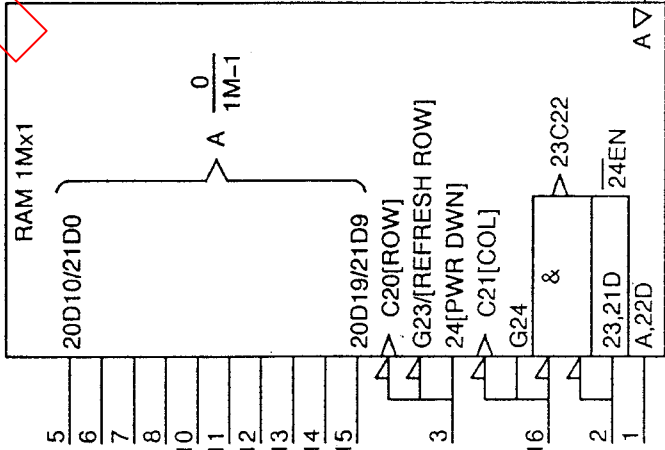
Amend, in the fourth box, the last sentence of the note as follows:

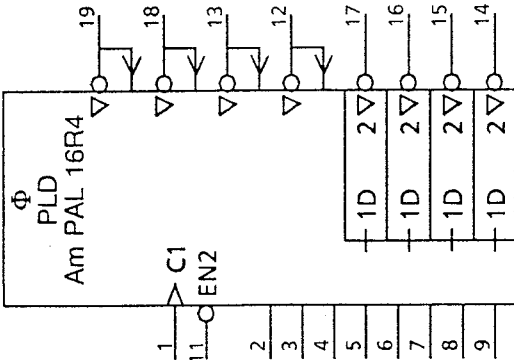
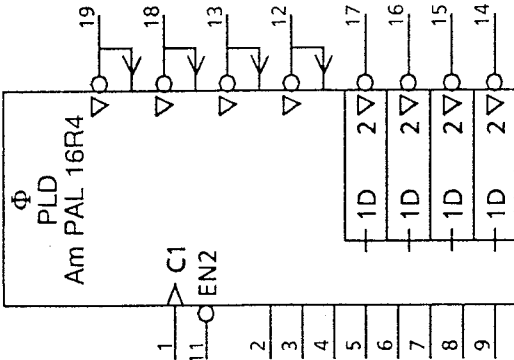
No.	Symbole	Symbol	Légende	Description
12-50-01			NOTE - Dans une telle indication 1k représente 1 024 et 1M représente 1 048 576, c'est-à-dire que k et M peuvent être utilisés comme multiplicateurs.	NOTE - In such indications 1k stands for 1 024 and 1M stands for 1 048 576, i.e., k and M may be used as multiplication factors.

Page 173

Ajouter le nouveau numéro suivant:

Add the following new number:

No.	Symbole	Symbol	Légende	Description
12-51-11		Mémoire à accès aléatoire de 1 048 576 mots de 1 bit (modèle d'antériorité: Advanced Micro Devices TMS 4C1024) NOTE - La représentation simplifiée des rangs d'adresses stipulée dans la section 24.2.1 est utilisée.	Random-access memory, dynamic, 1 048 576 x 1 bit (e.g. Advanced Micro Devices TMS 4C1024) NOTE - Use has been made of the simplified representation of the range of addresses as stated in clause 24.2.1.	

No.	Symbole	Symbole	Légende	Description
12-56-13			Boîtier de logique programmable (modèle d'antériorité: Advanced Micro Devices Am PAL 16R4) Il y a 16 entrées de réseau, 8 d'entre elles sont des entrées unidirectionnelles accessibles directement, 4 d'entre elles sont connectées à des entrées/sorties bidirectionnelles et 4 sont des liaisons internes pour les bascules. Ces 4 dernières lignes ne sont pas représentées à l'extérieur du symbole. NOTES 1 Etant donné qu'aucun marquage autre que l'identification des accès n'apparaît sur la fiche du fabricant relative aux données du circuit, aucun nom d'accès n'est figuré, à l'exception de ceux rendus nécessaires par l'emploi de la notation de dépendance. 2 Le symbole représente le boîtier non programmé. S'il y a lieu d'utiliser le symbole pour représenter le boîtier après programmation, les marquages et/ou les indications fonctionnelles peuvent être modifiés pour correspondre à la documentation associée du boîtier programmé.	Programmable logic device (PLD) (e.g. Advanced Micro Devices Am PAL 16R4) There are 16 array inputs. Eight of them are directly accessible unidirectional inputs, four of them are connected to bidirectional input/outputs, and four are internal feedbacks from the latches. The latter four are not shown in this symbol. NOTES 1 Since no labels other than pin numbers appear on the circuit data sheet of the manufacturer, no terminal names are shown besides the ones required by the use of dependency notation. 2 The symbol shows the unprogrammed device. If the symbol is to be used to show the device after programming, the labels and/or the functional indication may be changed to correspond to the supporting documentation for the programmed device.