

NORME
INTERNATIONALE
INTERNATIONAL
STANDARD

CEI
IEC
748-2-2

QC 790109

1992

AMENDEMENT 1
AMENDMENT 1

1994-06

Amendement 1

Dispositifs à semiconducteurs
Circuits intégrés

Deuxième partie:
Circuits intégrés numériques
Section deux – Spécification de famille
pour les circuits intégrés numériques HCMOS,
séries 54/74 HC, 54/74 HCT, 54/74 HCU

Amendment 1

Semiconductor devices
Integrated circuits

Part 2:
Digital integrated circuits
Section two – Family specification for HCMOS
digital integrated circuits, series 54/74 HC,
54/74 HCT, 54/74 HCU

© CEI 1994 Droits de reproduction réservés — Copyright — all rights reserved

International Electrotechnical Commission 3, rue de Varembé Geneva, Switzerland
Telefax: +41 22 919 0300 e-mail: inmail@iec.ch IEC web site <http://www.iec.ch>



Commission Electrotechnique Internationale
International Electrotechnical Commission
Международная Электротехническая Комиссия

CODE PRIX
PRICE CODE

C

Pour prix, voir catalogue en vigueur
For price, see current catalogue

AVANT-PROPOS

Le présent amendement a été établi par le sous-comité 47A: Circuits intégrés, du comité d'études 47 de la CEI: Dispositifs à semiconducteurs.

Le texte de cet amendement est issu des documents suivants:

DIS	Rapport de vote
47A(BC)294	47A(BC)297

Le rapport de vote indiqué dans le tableau ci-dessus donne toute information sur le vote ayant abouti à l'approbation de cet amendement.

Page 10

5.5 Tension de sortie au niveau bas

Transférer toutes les valeurs limites dans les colonnes «Max.».

Page 12

5.10 Marge d'immunité au bruit avec sortie au niveau bas

Supprimer ce paragraphe.

5.11 Marge d'immunité au bruit avec sortie au niveau haut

Supprimer ce paragraphe.

Page 14

5.16 Tension de sortie au niveau bas

Transférer toutes les valeurs limites dans les colonnes «Max.».

Page 18

5.27 Tension de sortie au niveau bas

Transférer toutes les valeurs limites dans les colonnes «Max.».

FOREWORD

This amendment has been prepared by sub-committee 47A: Integrated circuits, of IEC technical committee 47: Semiconductor devices.

The text of this amendment is based on the following documents:

DIS	Report on voting
47A(CO)294	47A(CO)297

Full information on the voting for the approval of this amendment can be found in the report on voting indicated in the above table.

Page 11

5.5 *Low-level output voltage*

Move all limit values to the columns of "Max.".

Page 13

5.10 *Noise margin at low-level output*

Delete this subclause.

5.11 *Noise margin at high-level output*

Delete this subclause.

Page 15

5.16 *Low-level input voltage*

Move all limit values to the columns of "Max.".

Page 19

5.27 *Low-level output voltage*

Move all limit values to the columns of "Max.".

5.30 *Marge d'immunité au bruit avec sortie au niveau bas*

Supprimer ce paragraphe.

5.31 *Marge d'immunité au bruit avec sortie au niveau haut*

Supprimer ce paragraphe.

Page 20

5.32.3 *Temps de montée et de descente à l'entrée (HC et HCT)*

Ajouter l'instruction suivante au-dessous de ce paragraphe:

Les spécifications des temps de montée et de descente à l'entrée doivent être comprises comme des conditions de fonctionnement recommandées dans la CEI 748-2-3.

Page 42

10.4 *Marge d'immunité au bruit*

Ajouter l'instruction suivante au-dessous de ce paragraphe:

La marge d'immunité au bruit n'est pas un paramètre caractéristique indépendant, mais une valeur calculée obtenue par différence entre les limites de la spécification. Voir la CEI 748-2, chapitre III, section un, paragraphe 13.2.
