

INTERNATIONAL STANDARD

NORME INTERNATIONALE

Test procedure of islanding prevention measures for utility-interconnected photovoltaic inverters

Procédure d'essai des mesures de prévention contre l'îlotage pour onduleurs photovoltaïques interconnectés au réseau public



THIS PUBLICATION IS COPYRIGHT PROTECTED

Copyright © 2008 IEC, Geneva, Switzerland

All rights reserved. Unless otherwise specified, no part of this publication may be reproduced or utilized in any form or by any means, electronic or mechanical, including photocopying and microfilm, without permission in writing from either IEC or IEC's member National Committee in the country of the requester.

If you have any questions about IEC copyright or have an enquiry about obtaining additional rights to this publication, please contact the address below or your local IEC member National Committee for further information.

Droits de reproduction réservés. Sauf indication contraire, aucune partie de cette publication ne peut être reproduite ni utilisée sous quelque forme que ce soit et par aucun procédé, électronique ou mécanique, y compris la photocopie et les microfilms, sans l'accord écrit de la CEI ou du Comité national de la CEI du pays du demandeur.

Si vous avez des questions sur le copyright de la CEI ou si vous désirez obtenir des droits supplémentaires sur cette publication, utilisez les coordonnées ci-après ou contactez le Comité national de la CEI de votre pays de résidence.

IEC Central Office
3, rue de Varembe
CH-1211 Geneva 20
Switzerland
Email: inmail@iec.ch
Web: www.iec.ch

About the IEC

The International Electrotechnical Commission (IEC) is the leading global organization that prepares and publishes International Standards for all electrical, electronic and related technologies.

About IEC publications

The technical content of IEC publications is kept under constant review by the IEC. Please make sure that you have the latest edition, a corrigenda or an amendment might have been published.

- Catalogue of IEC publications: www.iec.ch/searchpub

The IEC on-line Catalogue enables you to search by a variety of criteria (reference number, text, technical committee,...). It also gives information on projects, withdrawn and replaced publications.

- IEC Just Published: www.iec.ch/online_news/justpub

Stay up to date on all new IEC publications. Just Published details twice a month all new publications released. Available on-line and also by email.

- Electropedia: www.electropedia.org

The world's leading online dictionary of electronic and electrical terms containing more than 20 000 terms and definitions in English and French, with equivalent terms in additional languages. Also known as the International Electrotechnical Vocabulary online.

- Customer Service Centre: www.iec.ch/webstore/custserv

If you wish to give us your feedback on this publication or need further assistance, please visit the Customer Service Centre FAQ or contact us:

Email: csc@iec.ch
Tel.: +41 22 919 02 11
Fax: +41 22 919 03 00

A propos de la CEI

La Commission Electrotechnique Internationale (CEI) est la première organisation mondiale qui élabore et publie des normes internationales pour tout ce qui a trait à l'électricité, à l'électronique et aux technologies apparentées.

A propos des publications CEI

Le contenu technique des publications de la CEI est constamment revu. Veuillez vous assurer que vous possédez l'édition la plus récente, un corrigendum ou amendement peut avoir été publié.

- Catalogue des publications de la CEI: www.iec.ch/searchpub/cur_fut-f.htm

Le Catalogue en-ligne de la CEI vous permet d'effectuer des recherches en utilisant différents critères (numéro de référence, texte, comité d'études,...). Il donne aussi des informations sur les projets et les publications retirées ou remplacées.

- Just Published CEI: www.iec.ch/online_news/justpub

Restez informé sur les nouvelles publications de la CEI. Just Published détaille deux fois par mois les nouvelles publications parues. Disponible en-ligne et aussi par email.

- Electropedia: www.electropedia.org

Le premier dictionnaire en ligne au monde de termes électroniques et électriques. Il contient plus de 20 000 termes et définitions en anglais et en français, ainsi que les termes équivalents dans les langues additionnelles. Egalement appelé Vocabulaire Electrotechnique International en ligne.

- Service Clients: www.iec.ch/webstore/custserv/custserv_entry-f.htm

Si vous désirez nous donner des commentaires sur cette publication ou si vous avez des questions, visitez le FAQ du Service clients ou contactez-nous:

Email: csc@iec.ch
Tél.: +41 22 919 02 11
Fax: +41 22 919 03 00

INTERNATIONAL STANDARD

NORME INTERNATIONALE

**Test procedure of islanding prevention measures for utility-interconnected
photovoltaic inverters**

**Procédure d'essai des mesures de prévention contre l'îlotage pour onduleurs
photovoltaïques interconnectés au réseau public**

INTERNATIONAL
ELECTROTECHNICAL
COMMISSION

COMMISSION
ELECTROTECHNIQUE
INTERNATIONALE

PRICE CODE
CODE PRIX

T

ICS 27.160

ISBN 978-2-88910-623-3

CONTENTS

FOREWORD.....	3
INTRODUCTION.....	5
1 Scope and object.....	6
2 Normative references	6
3 Terms and definitions	6
4 Testing circuit.....	8
5 Testing equipment.....	9
5.1 Measuring instruments	9
5.2 DC power source.....	9
5.2.1 PV array simulator.....	9
5.2.2 Current and voltage limited DC power supply with series resistance.....	10
5.2.3 PV array.....	10
5.3 AC power source.....	11
5.4 AC loads	11
6 Test for single or multi-phase inverter.....	11
6.1 Test procedure	11
6.2 Pass/fail criteria	14
7 Documentation	14
Annex A (informative) Islanding as it applies to PV systems	18
Annex B (informative) Test for independent islanding detection device (relay)	20
Annex C (informative) Gate blocking signal.....	22
Figure 1 – Test circuit for islanding detection function in a power conditioner (inverter)	9
Figure B.1 – Test circuit for independent islanding detection device (relay)	20
Table 1 – Parameters to be measured in real time	8
Table 2 – Specification of array simulator (test conditions).....	10
Table 3 – PV array test conditions	10
Table 4 – AC power source requirements	11
Table 5 – Test conditions.....	12
Table 6 – Load imbalance (real, reactive load) for test condition A (EUT output = 100 %).....	14
Table 7 – Load imbalance (reactive load) for test condition B (EUT output = 50 % – 66 %) and test condition C (EUT output = 25 % – 33 %)	14
Table 8 – Specification of the EUT provided by manufacturer (example).....	15
Table 9 – List of tested condition and run on time (example).....	16
Table 10 – Specification of testing equipment (example).....	17

INTERNATIONAL ELECTROTECHNICAL COMMISSION

TEST PROCEDURE OF ISLANDING PREVENTION MEASURES FOR UTILITY-INTERCONNECTED PHOTOVOLTAIC INVERTERS

FOREWORD

- 1) The International Electrotechnical Commission (IEC) is a worldwide organization for standardization comprising all national electrotechnical committees (IEC National Committees). The object of IEC is to promote international co-operation on all questions concerning standardization in the electrical and electronic fields. To this end and in addition to other activities, IEC publishes International Standards, Technical Specifications, Technical Reports, Publicly Available Specifications (PAS) and Guides (hereafter referred to as "IEC Publication(s)"). Their preparation is entrusted to technical committees; any IEC National Committee interested in the subject dealt with may participate in this preparatory work. International, governmental and non-governmental organizations liaising with the IEC also participate in this preparation. IEC collaborates closely with the International Organization for Standardization (ISO) in accordance with conditions determined by agreement between the two organizations.
- 2) The formal decisions or agreements of IEC on technical matters express, as nearly as possible, an international consensus of opinion on the relevant subjects since each technical committee has representation from all interested IEC National Committees.
- 3) IEC Publications have the form of recommendations for international use and are accepted by IEC National Committees in that sense. While all reasonable efforts are made to ensure that the technical content of IEC Publications is accurate, IEC cannot be held responsible for the way in which they are used or for any misinterpretation by any end user.
- 4) In order to promote international uniformity, IEC National Committees undertake to apply IEC Publications transparently to the maximum extent possible in their national and regional publications. Any divergence between any IEC Publication and the corresponding national or regional publication shall be clearly indicated in the latter.
- 5) IEC provides no marking procedure to indicate its approval and cannot be rendered responsible for any equipment declared to be in conformity with an IEC Publication.
- 6) All users should ensure that they have the latest edition of this publication.
- 7) No liability shall attach to IEC or its directors, employees, servants or agents including individual experts and members of its technical committees and IEC National Committees for any personal injury, property damage or other damage of any nature whatsoever, whether direct or indirect, or for costs (including legal fees) and expenses arising out of the publication, use of, or reliance upon, this IEC Publication or any other IEC Publications.
- 8) Attention is drawn to the Normative references cited in this publication. Use of the referenced publications is indispensable for the correct application of this publication.
- 9) Attention is drawn to the possibility that some of the elements of this IEC Publication may be the subject of patent rights. IEC shall not be held responsible for identifying any or all such patent rights.

International Standard IEC 62116 has been prepared by IEC technical committee 82: Solar photovoltaic energy systems.

The text of this standard is based on the following documents:

FDIS	Report on voting
82/531/FDIS	82/542/RVD

Full information on the voting for approval can be found in the report on voting indicated in the above table.

The committee has decided that the contents of this publication will remain unchanged until the maintenance result date indicated on the IEC web site under "<http://webstore.iec.ch>" in the data related to the specific publication. At this date, the publication will be

- reconfirmed,
- withdrawn,
- replaced by a revised edition, or
- amended.

Withdrawn
IECNORM.COM: Click to view the full PDF of IEC 62116:2008

INTRODUCTION

Islanding is a condition in which a portion of an electric power grid, containing both load and generation, is isolated from the remainder of the electric power grid. This situation is one with which electric power providers (utilities) must regularly contend. When an island is created purposely by the controlling utility—to isolate large sections of the utility grid, for example—it is called an intentional island. Conversely, an unintentional island can be created when a segment of the utility grid containing only customer-owned generation and load is isolated from the utility control.

Normally, the customer-owned generation is required to sense the absence of utility-controlled generation and cease energizing the grid. However, when the generation and load within the segment are well balanced prior to the isolation event, the utility is providing little power to the grid segment, thus making it difficult to detect when the isolation occurs. Damage can occur to customer equipment if the generation in the island, no longer under utility control, operates outside of normal voltage and frequency conditions. Customer and utility equipment can be damaged if the main grid recloses into the island out of synchronization. Energized lines within the island present a shock hazard to unsuspecting utility lineworkers who think the lines are dead.

The PV industry has pioneered the development of islanding detection and prevention measures. To satisfy the concerns of electric power providers, commercially-available utility-interconnected PV inverters have implemented a variety of islanding detection and prevention (also called anti-islanding) techniques. The industry has also developed a test procedure to demonstrate the efficacy of these anti-islanding techniques; that procedure is the subject of this document.

This standard provides a consensus test procedure to evaluate the efficacy of islanding prevention measures used by the power conditioner of utility-interconnected PV systems. Note that while this document specifically addresses inverters for photovoltaic systems, with some modifications the setup and procedure may also be used to evaluate inverters used with other generation sources or to evaluate separate anti-islanding devices intended for use in conjunction with PV inverters or other generation sources acting as or supplementing the anti-islanding feature of those sources.

Inverters and other devices meeting the requirements of this document can be considered non-islanding, meaning that under reasonable conditions, the device will detect island conditions and cease to energize the public electric power grid.

TEST PROCEDURE OF ISLANDING PREVENTION MEASURES FOR UTILITY-INTERCONNECTED PHOTOVOLTAIC INVERTERS

1 Scope and object

The purpose of this International Standard is to provide a test procedure to evaluate the performance of islanding prevention measures used with utility-interconnected PV systems.

This standard describes a guideline for testing the performance of automatic islanding prevention measures installed in or with single or multi-phase utility interactive PV inverters connected to the utility grid. The test procedure and criteria described are minimum requirements that will allow repeatability. Additional requirements or more stringent criteria may be specified if demonstrable risk can be shown. Inverters and other devices meeting the requirements of this standard are considered non-islanding as defined in IEC 61727.

This standard may be applied to other types of utility-interconnected systems (e.g. inverter-based microturbine and fuel cells, induction and synchronous machines). However, technical review may be necessary for other than inverter-based PV systems.

2 Normative references

The following referenced documents are indispensable for the application of this document. For dated references, only the edition cited applies. For undated references, the latest edition of the referenced document (including any amendments) applies.

IEC 61727, *Photovoltaic (PV) systems – Characteristics of the utility interface*

IEC 61836, *Solar photovoltaic energy systems – Terms, definitions and symbols*

3 Terms and definitions

For the purposes of this document, the terms and definitions of IEC 61836 apply as well as the following.

3.1

PV array simulator

DC power source used to simulate PV array output

3.2

EUT (Equipment Under Test)

EUT indicates the inverter or anti-islanding device on which these tests are performed

3.3

MPPT (Maximum Power Point Tracking)

MPPT is a PV array control strategy used to maximize the output of the system under the prevailing conditions

3.4

non-islanding inverter

an inverter that will cease to energize a utility distribution system that is out of the nominal operation specifications for voltage and/or frequency (from IEC 61727 Ed. 2.0)

3.5**island**

a state in which a portion of the electric utility grid, containing load and generation, continues to operate isolated from the rest of the grid. The generation and loads may be any combination of customer-owned and utility-owned.

3.6**intentional island**

an island that is intentionally created, usually to restore or maintain power to a section of the utility grid affected by a fault. The generation and loads may be any combination of customer-owned and utility-owned, but there is an implicit or explicit agreement between the controlling utility and the operators of customer-owned generation for this situation.

3.7**quality factor, Q_f**

a measure of the strength of resonance of the islanding test load.

NOTE In a parallel resonant circuit, such as a load on a power system

$$Q_f = R\sqrt{\frac{C}{L}}$$

where

Q_f is quality factor

R is effective load resistance

C is reactive load capacitance (including shunt capacitors)

L is reactive load inductance

With C and L tuned to the power system fundamental frequency, Q_f for the resonant circuit drawing real power, P , reactive powers Q_L , for inductive load and Q_C for capacitive load, Q_f can be determined by

$$Q_f = (1/P)\sqrt{|Q_L| \cdot |Q_C|}$$

where

P is real power, in W

Q_L is inductive load, in VAR_L

Q_C is capacitive load, in VAR_C

3.8**run-on time, t_R**

the amount of time that an unintentional island condition exists. Run-on time is defined as the interval between the opening of the switch S1 (Figure 1) and the cessation of EUT output current.

3.9**stopping signal**

a signal provided by the inverter indicating it has ceased energizing its utility grid-connected output terminals (see Annex C)

3.10**unintentional island**

an islanding condition in which the generation within the island that is supposed to cease energizing the utility grid instead continues to energize the utility grid

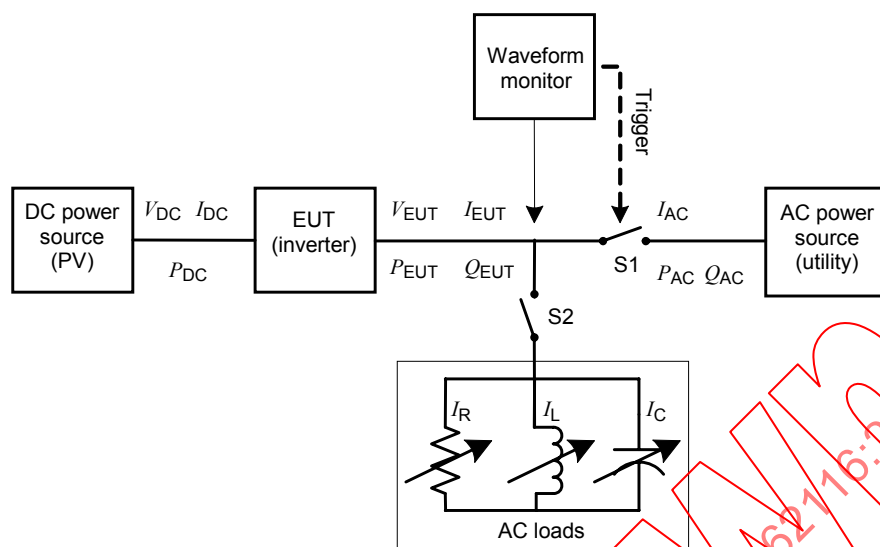
4 Testing circuit

The testing circuit shown in Figure 1 shall be employed. Similar circuits shall be used for three-phase output.

Parameters to be measured are shown in Table 1 and Figure 1. Parameters to be recorded in the test report are discussed in Clause 7.

Table 1 – Parameters to be measured in real time

Parameter	Symbol	Units
EUT DC input ^{1,2)}		
DC voltage	V_{DC}	V
DC current	I_{DC}	A
DC power	P_{DC}	W
Irradiance ³⁾	G	W/m ²
EUT AC output		
AC voltage ^{2, 4, 5)}	V_{EUT}	V
AC current ^{2, 4, 5)}	I_{EUT}	A
Real power ²⁾	P_{EUT}	W
Reactive power ²⁾	Q_{EUT}	VA _r
Voltage waveform ^{4, 5, 6, 7)}		
Current waveform ^{4, 5, 6, 7)}		
EUT (relay) output control signal ⁴⁾		
Run-on time	t_R	s
Stopping signal ⁸⁾	SS	--
Test load ²⁾		
Resistive load current	I_R	A
Inductive load current	I_L	A
Capacitive load current	I_C	A
AC (utility) power source ²⁾		
Utility real power ⁹⁾	P_{AC}	W
Utility reactive power ⁹⁾	Q_{AC}	VA _r
Utility current ⁹⁾	I_{AC}	A
1) If applicable. 2) Record values measured before switch S1 is opened. 3) Recorded when the test is carried out using a PV array. Pyranometer should be fast response silicon-type not thermopile-type. 4) The response time of voltage and current transducer shall be suitable for the sampling rate used. 5) The waveform, AC voltage and current, shall be measured on all phases. 6) The waveform data shall be recorded from the beginning of the islanding test until the EUT ceases output. The measurement of time shall have an accuracy and resolution of better than 1 ms. 7) When the waveform is recorded, the synchronizing signal of the S1 opening and stopping signal may be simultaneously recorded. 8) If available from the EUT. 9) Signal shall be filtered as necessary to provide fundamental (50 Hz or 60 Hz) frequency value. Fundamental values will ignore incidental harmonics, caused by utility voltage distortion, absorbed by the load and EUT filtering capacitors.		



IEC 1567/08

Figure 1 – Test circuit for islanding detection function in a power conditioner (inverter)

5 Testing equipment

5.1 Measuring instruments

Waveform observation shall be measured by a device with memory function, for example, a storage or digital oscilloscope or high speed data acquisition system. The waveform measurement/capture device shall be able to record the waveform from the beginning of the islanding test until the EUT ceases to energize the island. For multi-phase EUT, all phases shall be monitored. A waveform monitor designed to detect and calculate the run-on time may be used.

For multi-phase EUT, the test and measurement equipment shall record each phase current and each phase-to-neutral or phase-to-phase voltage, as appropriate, to determine fundamental frequency real and reactive power flow over the duration of the test. A sampling rate of 10 kHz or higher is recommended. The minimum measurement accuracy shall be 1 % or less of rated EUT nominal output voltage and 1 % or less of rated EUT output current. Current, real power, and reactive power measurements through switch S1 used to determine the circuit balance conditions shall report the fundamental (50 Hz or 60 Hz) component.

5.2 DC power source

A PV array or PV array simulator (preferred) may be used. If the EUT can operate in utility-interconnected mode from a storage battery, a DC power source may be used in lieu of a battery as long as the DC power source is not the limiting device as far as the maximum EUT input current is concerned.

The DC power source shall provide voltage and current necessary to meet the testing requirements described in Clause 6.

5.2.1 PV array simulator

A unit intended to be energized directly from a photovoltaic source shall be energized from a supply that simulates the current-voltage characteristics and time response of a photovoltaic array. The tests shall be conducted at the input voltage defined in Table 2 below, and the current shall be limited to 1,5 times the rated photovoltaic input current, except when specified otherwise by the test requirements.

A PV array simulator is recommended, however, any type of power source may be used if it does not influence the test results.

Table 2 – Specification of array simulator (test conditions)

Items ¹⁾	Conditions
Output power	Sufficient to provide maximum EUT output power and other levels specified by test conditions of Table 5.
Response speed ²⁾	The response time of a simulator to a step in output voltage, due to a 5 % load change, should result in a settling of the output current to within 10 % of its final value in less than 1 ms.
Stability	Excluding the variations caused by the EUT MPPT, simulator output power should remain stable within 2 % of specified power level over the duration of the test, from the point where load balance is achieved until the island condition is cleared or the allowable run-on time is exceeded.
Fill factor ³⁾	0,25 to 0,8
¹⁾ For the purpose of this standard, it is assumed that there is no influence of cell technology on islanding detection. ²⁾ Response speed is indicated to avoid influence caused by MPPT control system, ripple frequency on DC side of a EUT, or active methods of anti islanding. ³⁾ Fill factor = $(V_{mp} \times I_{mp}) / (V_{oc} \times I_{sc})$, where V_{mp} and I_{mp} are the maximum power point voltage and current, respectively, V_{oc} is the open circuit voltage, and I_{sc} is the short circuit current. It should be maintained at one value for all test conditions.	

5.2.2 Current and voltage limited DC power supply with series resistance

A DC power source used as the EUT input source shall be capable of EUT maximum input power (so as to achieve EUT maximum output power) at minimum and maximum EUT input operating voltage.

The power source should provide adjustable current and voltage limit, set to provide the desired short circuit current and open circuit voltage when combined with the series and shunt resistance described below.

A series resistance (and, optionally, a shunt resistance) should be selected to provide a fill factor within the range shown in Table 2.

5.2.3 PV array

A PV array used as the EUT input source shall be capable of EUT maximum input power at minimum and maximum EUT input operating voltage. Testing is limited to times when the irradiance varies by no more than 2 % over the duration of the test as measured by a silicon-type pyranometer or reference device. It may be necessary to adjust the array configuration to achieve the input voltage and power levels prescribed in 6.1.

Table 3 – PV array test conditions

Items	Conditions
Output power	Sufficient to provide maximum EUT output power and other levels specified by test conditions of Table 5.
Climate condition	Irradiance, ambient temperature, etc.
To achieve a balanced load condition, the output of the PV array shall be stable. Thus, it is important to perform the test only during times of stable irradiance (e.g., clear sky, near solar noon).	

5.3 AC power source

The utility grid or other AC power source may be used as long as it meets the conditions specified in Table 4.

Table 4 – AC power source requirements

Items	Conditions
Voltage	Nominal $\pm 2,0$ %
Voltage THD	$< 2,5$ %
Frequency	Nominal $\pm 0,1$ Hz
Phase angle distance ¹⁾	$120^\circ \pm 1,5^\circ$
¹⁾ Three-phase case only	

5.4 AC loads

On the AC side of the EUT, variable resistance, capacitance, and inductance shall be connected in parallel as loads between the EUT and the AC power source. Other sources of load, such as electronic loads, may be used if it can be shown that the source does not cause results that are different than would be obtained with passive resistors, inductors, and capacitors.

All AC loads shall be rated for and adjustable to all test conditions. The equations for Q_f are based upon an ideal parallel RLC circuit. For this reason, non-inductive resistors, low loss (high Q_f) inductors, and capacitors with low effective series resistance and effective series inductance shall be utilized in the test circuit. Iron core inductors, if used, shall not exceed a current THD of 2 % when operated at nominal voltage. Load components should be conservatively rated for the voltage and power levels expected. Resistor power ratings should be chosen so as to minimize thermally-induced drift in resistance values during the course of the test.

Real and reactive power should be calculated (using the measurements provided in Table 1) in each of the R, L and C legs of the load so that these parasitic parameters (and parasitics introduced by variacs or autotransformers) are properly accounted for when calculating Q_f .

6 Test for single or multi-phase inverter

6.1 Test procedure

The following test is designed for EUT consisting of a single or multi-phase inverter¹. The test uses an RLC load, resonant at the EUT nominal frequency (50 Hz or 60 Hz) and matched to the EUT output power. For multi-phase EUT, the load shall be balanced across all phases and the switch S1 as in Figure 1 shall open all phases². This test shall be performed with the EUT conditions as in Table 5, where power and voltage values are given as a percent of EUT full output rating.

EUT settings for voltage and frequency trip parameters (magnitude and timing) can affect the measured run-on time. Passing this test verifies that the unit will provide adequate islanding protection for the settings tested as well as for tighter settings (e.g., an EUT that passes the

¹ Annex B describes the test for independent islanding detection device (relay).

² A loss of one or two phases in three-phase system is not considered an islanding phenomenon.

test with frequency trip settings of $\pm 1,5$ Hz of nominal should also trip within the maximum measured run-on time for settings of, say, $\pm 0,5$ Hz.) Conversely, when adjusted to settings outside of those tested, the EUT may experience extended run-on times. Frequency settings of $\pm 1,5$ Hz around nominal frequency and voltage settings of ± 15 % around nominal voltage, for the purposes of this test procedure, should be wide enough to address the majority of utility requirements. Note that as trip settings are widened, more aggressive active anti-islanding schemes may be required that could negatively impact power quality.

Table 5 – Test conditions

Condition	EUT output power, P_{EUT}	EUT input voltage ³⁾	EUT trip settings ⁴⁾
A	Maximum ¹⁾	>90 % of rated input voltage range	Manufacturer specified voltage and frequency trip settings
B	50 % – 66 % of maximum	50 % of rated input voltage range, ± 10 %	Set voltage and frequency trip settings to nominal values
C	25 % – 33 % ²⁾ of maximum	<10 % of rated input voltage range	Set voltage and frequency trip settings to nominal values

¹⁾ Maximum EUT output power condition should be achieved using the maximum allowable input power. Actual output power may exceed nominal rated output.
²⁾ Or minimum allowable EUT output level if greater than 33 %.
³⁾ Based on EUT rated input operating range. For example, If range is between X volts and Y volts, 90 % of range = $X + 0,9 \times (Y - X)$. Y shall not exceed $0,8 \times$ EUT maximum system voltage (i.e., maximum allowable array open circuit voltage). In any case, the EUT should not be operated outside of its allowable input voltage range.
⁴⁾ The manufacturer shall specify voltage and frequency trip magnitude and trip time settings with which the unit shall be tested. The recommended settings shown below should address the majority of utility requirements.

Parameter	Magnitude	Timing s
Over voltage	115 % of nominal voltage	2
Under voltage	85 % of nominal voltage	2
Over frequency	1,5 Hz above nominal frequency	1
Under frequency	1,5 Hz below nominal frequency	1

If fast over and under voltage and frequency settings are provided, similarly extended values should also be specified by the manufacturer.

- Determine EUT test output power, P_{EUT} , to be used from Table 5. Test conditions A, B, and C may be performed in any order convenient to testing.
- By adjusting the DC input source, operate the EUT at the selected P_{EUT} and measure EUT reactive power output, Q_{EUT} , as follows. The utility disconnect switch S1 should be closed. With no local load connected (that is, S2 is open so that the RLC load is not connected at this time), and the EUT connected to the utility (S1 is closed), turn the EUT on and operate it at the output determined in step a). Measure the fundamental frequency (50 Hz or 60 Hz) real and reactive power flow, P_{AC} and Q_{AC} . The real power should equal P_{AC} . The reactive power, Q_{AC} measured in this step is designated Q_{EUT} in the following steps.

NOTE EUT output for condition A is achieved by providing sufficient (excess) input power to allow unit to produce its maximum output without causing it to shutdown. Condition B is achieved by adjusting the DC input power source, if the EUT provides this mode of operation. Condition C is achieved using inverter control to limit the output power, if the EUT provides this mode of operation.

- Turn off the EUT and open S1.

NOTE When the load component levels are adjusted using real-time measurement of resistive, inductive, and capacitive power levels, it may be necessary to leave S1 closed.

d) Adjust the RLC circuit to have $Q_f = 1,0 \pm 0,05^3$ using the following steps:

- 1) Determine the amount of inductive reactance required in the resonant RLC circuit using the relation $Q_L = Q_f \times P_{EUT} = 1,0 \times P_{EUT}$.
- 2) Connect an inductor as the first element of the RLC circuit. Adjust the inductance to Q_L .
- 3) Connect a capacitor in parallel with the inductor. Adjust the capacitive reactance so that $Q_C + Q_L = -Q_{EUT}$.
- 4) Connect a resistor that results in the power consumed by the RLC circuit equaling P_{EUT} .

NOTE Real and reactive power are calculated (using the measurements provided in Table 1) for each of the R, L and C legs of the load so that these parasitic parameters (and parasitics introduced by variacs or autotransformers) are properly accounted for when calculating Q_f .

e) Connect the RLC load configured in step d) to the EUT by closing S2. Close S1 and turn the EUT on, making certain that the power output is as determined in step a). Adjust R, L, and C as necessary to ensure that the fundamental (50 Hz or 60 Hz) component of current I_{AC} through S1 is 0,0 A with tolerance of ± 1 % of the rated current of the EUT on a steady state basis in each phase.⁴

NOTE The purpose of the procedure up to this point is to zero out the fundamental frequency components (50 Hz or 60 Hz) of real and reactive power, or to zero out the fundamental frequency component of current flow, at the utility disconnect switch. System resonance will typically generate harmonic currents in the test circuit. These harmonic currents will typically make it impossible to zero out an r.m.s. measurement of power or current flow at the disconnect switch. Because of test equipment measurement error and some impact from harmonic currents, it may be necessary to make small adjustments in the test circuit to achieve worst case islanding behavior. Step h) is performed to make these small adjustments.

- f) Open the utility-disconnect switch S1 to initiate the test. Run-on time, t_R , shall be recorded as the time between the opening of switch S1 and the point at which the EUT output current drops and remains below 1 % of its rated output levels. Annex C gives some information related to the use of gate blocking signal.
- g) For test condition A in Table 5 (100 %), adjust the real load and only one of the reactive load components (either capacitance, C, or inductance, L, may be chosen) to each of the load imbalance conditions shown in the shaded portion of Table 6. The values in Table 6 represent changes from the nominal values determined in steps d) and e) as a percentage of those nominal values. The values in Table 6 show the real and reactive power flow at S1 in Figure 1, with positive value denoting power flow from EUT to AC power source. After each adjustment, an island test is run and run-on time is recorded. If any of the recorded run-on times are longer than the one recorded for the rated balance condition, i.e. test f), then the non-shaded parameter combinations also require testing. If no run-on Time exceeds the one of balance condition, then this part of test sequence is deemed to be completed.
- h) For test conditions B and C, adjust the only one reactive load components (either capacitance, C, or inductance, L, may be chosen) by approximately 1,0 % per test, within a total range of 95 % to 105 % of the operating point as shown in Table 7. The values in Table 7 show the reactive power flow at S1 in Figure 1, with positive value denoting power flow from EUT to AC power source. After each adjustment, an island test is run and run-on time is recorded. If run-on times are still increasing at the 95 % or 105 % points, additional 1 % increments shall be taken until run-on times begin decreasing. Test C load conditions may be achieved using inverter control to limit the output power rather than using the power supply to limit the power.

³ The appropriate value for Q_f was investigated using 723 measurement points in Japan. A value of Q_f was calculated as the ratio of the contract demand (kW) at the measurement point to the installed shunt capacitor (kVAr) needed to make the power factor 1,0 at that point. Based on the variety of load conditions encountered, $Q_f = 1,0$ appears to be suitable test condition.

⁴ Certain anti-islanding algorithms will sufficiently perturb the fundamental frequency current through S1 such that the 1 % limit cannot be achieved on a continuous basis. Averaging of the r.m.s. current over a number of cycles in a manner that captures the quiescent magnitude of this current shall be utilized for the determination of matched load during this quiescent period.

Table 6 – Load imbalance (real, reactive load) for test condition A (EUT output = 100 %)

% change in real load, reactive load from nominal				
–10, +10	–5, +10	0, +10	+5, +10	+10, +10
–10, +5	–5, +5	0, +5	+5, +5	+10, +5
–10, 0	–5, 0		+5, 0	+10, 0
–10, –5	–5, –5	0, –5	+5, –5	+10, –5
–10, –10	–5, –10	0, –10	+5, –10	+10, –10

NOTE The numbers in each cell, e.g. +M, +N, are used to represent the % change for real and reactive power. The first number M represents the real power % and the second number N represents the reactive power %. Actual load values shall be within ± 1 % of those specified.

Table 7 – Load imbalance (reactive load) for test condition B (EUT output = 50 % – 66 %) and test condition C (EUT output = 25 % – 33 %)

% change in real load, reactive load from nominal
0, –5
0, –4
0, –3
0, –2
0, –1
0, 1
0, 2
0, 3
0, 4
0, 5

NOTE In Table 7 the numbers in each box, e.g. +M, +N, are used to represent the % change for real and reactive power. The first number M represents the real power % and the second number N represents the reactive power %. Actual load values shall be within ± 1 % of those specified.

6.2 Pass/fail criteria

An EUT is considered to comply with the requirements for islanding protection when each case of recorded run-on time is less than 2 s or meets the requirements of local codes.

7 Documentation

At a minimum, the following information shall be recorded and maintained in the test report.

- Specifications of EUT. Table 8 provides an example of the type of information that should be provided.

- b) Measurement results. Table 9 provides an example of the type of information that should be provided. Actual measured values should be recorded.
- c) Block diagram of test circuit.
- d) Specifications of the test and measurement equipment. Table 10 provides an example of the type of information that should be provided.
- e) Any test configuration or procedure details such as methods of achieving specified load and EUT output conditions.
- f) Any additional information required by the testing laboratory's accreditation.
- g) Specify the evaluation criterion from clause 6.2 that was utilized to determine if the product passed or failed the test.

Table 8 – Specification of the EUT provided by manufacturer (example)

Parameter	Value	Remarks
1) Rating a) Maximum output power b) DC. voltage range c) DC. current limits d) AC voltage range e) Frequency range f) AC current limits g) Efficiency h) Voltage and frequency trip settings (magnitude and timing) i) Other software settings j) Firmware version 2) Others a) Displays b) Temperature range c) Humidity d) Size e) Weight		

Table 9 – List of tested condition and run on time (example)

No.	$P_{EUT}^{1)}$ (% of EUT rating)	Reactive load (% of Q_L in 6.1.d)1)	$P_{AC}^{2)}$ (% of nominal)	$Q_{AC}^{3)}$ (% of nominal)	Run on time (ms)	P_{EUT} (W)	Actual Q_f	V_{DC}	Remarks ⁴⁾
1	100	100	0	0					Test A at BL
2	66	66	0	0					Test B at BL
3	33	33	0	0					Test C at BL
4	100	100	–5	–5					Test A at IB
5	100	100	–5	0					Test A at IB
6	100	100	–5	+5					Test A at IB
7	100	100	0	–5					Test A at IB
8	100	100	0	+5					Test A at IB
9	100	100	+5	–5					Test A at IB
10	100	100	+5	0					Test A at IB
11	100	100	+5	+5					Test A at IB
12	66	66	0	–5					Test B at IB
13	66	66	0	–4					Test B at IB
14	66	66	0	–3					Test B at IB
15	66	66	0	–2					Test B at IB
16	66	66	0	–1					Test B at IB
17	66	66	0	1					Test B at IB
18	66	66	0	2					Test B at IB
19	66	66	0	3					Test B at IB
20	66	66	0	4					Test B at IB
21	66	66	0	5					Test B at IB
22	33	33	0	–5					Test C at IB
23	33	33	0	–4					Test C at IB
24	33	33	0	–3					Test C at IB
25	33	33	0	–2					Test C at IB
26	33	33	0	–1					Test C at IB
27	33	33	0	1					Test C at IB
28	33	33	0	2					Test C at IB
29	33	33	0	3					Test C at IB
30	33	33	0	4					Test C at IB
31	33	33	0	5					Test C at IB

¹⁾ P_{EUT} : EUT output power

²⁾ P_{AC} : Real power flow at S1 in Figure 1. Positive means power from EUT to utility. Nominal is the 0 % test condition value.

³⁾ Q_{AC} : Reactive power flow at S1 in Figure 1. Positive means power from EUT to utility. Nominal is the 0 % test condition value.

⁴⁾ BL: Balance condition, IB: Imbalance condition.

Table 10 – Specification of testing equipment (example)

Items	Specifications	Remarks
1) DC power source (or PV array simulator)		
a) Voltage range	0 to 400,0 V (0,1 V step)	
b) Current range	0 to 30,0 A (0,1 A step)	
2) AC power source		
a) Output wiring	Single phase, 3 wires	
b) Output capacity	16 kVA	
c) Output voltage (accuracy)	0 to 576 V _{rms} (0,2 V _{rms})	
d) Output frequency (accuracy)	5 Hz to 1 100 Hz (0,01 Hz)	
e) Voltage stability	±100 ppm/°C (typical) ±100 ppm/8 h (typical)	
f) Output voltage distortion	0,05 % max	
3) Digital meter		
a) Voltage range	15/30/60/150/300/600 V	
b) Current range	0,5/1/2/5/10/20 A	
c) Frequency range (accuracy)	DC, 10 Hz to 50 kHz (0,5 %)	
d) Measurement items	Voltage (V)	
	Current (A)	
	Active power (W)	
	Reactive power (VAR)	
	Volt-ampere (VA)	
	Power factor (PF)	
	Frequency (Hz)	
	Electric energy (Wh)	
4) Waveform recorder		
a) Sampling speed	100 ksample/s	
b) Recording device	Thermal printer	
c) Time accuracy	±500 ppm (typical)	
5) AC load		
a) Resistive load		
Maximum voltage	250 V (DC or AC)	
Current range	2,5 to 50 A (0,3 Ω step)	
Capacity	10 kVA	
b) Inductive load		
Maximum voltage	250 V (DC or AC)	
Current range	2,5 to 50 A (0,3 Ω step)	
Capacity	10 kVA	
c) Capacitive load		
Maximum voltage	200 V	
Current range	0,2 to 50 A	

Annex A (informative)

Islanding as it applies to PV systems

A.1 General

Islanding is a condition in which a portion of an electric power grid containing both load and generation is isolated from the remainder of the electric power grid. An unintentional island occurs when the generation powering the load is not under the control of the authorities responsible for regulating the power (voltage, frequency, etc.), and when such generation is not intended (approved) to power the load. For example, while a customer-owned PV system may be designed to operate the customer's local loads when the power from the public power system (i.e. utility) is unavailable, it is typically not allowed to attempt to power other customers.

Loss of public power can occur for a number of reasons:

- as a result of a fault that is detected by the public power company, causing a disconnecting device to operate
- accidental opening of the normal public power source by equipment failure
- utility switching of the distribution system and loads
- human error or malicious mischief
- act of nature.

Unintentional islanding by a customer generator should be avoided for reasons including the following:

- Because the public power company cannot control voltage and frequency in the island, there is the possibility of damage to customer equipment in a situation over which the public power company has no control. The public power company, along with the customer generator, can be found liable for electrical damage to customer equipment connected to their lines that is the result of voltage or frequency excursions outside of the acceptable ranges.
- Islanding may interfere with the restoration of normal service by the public power company.
- Islanding may create a hazard for utility line-workers by causing a line to remain energized when it is assumed to be disconnected from all energy sources.
- Reclosing into an island may result in re-tripping the line or damaging the distributed resource equipment, or other connected equipment, because of out-of-phase closure.

Most islands can be easily avoided by monitoring public power system voltage and frequency and only allowing inverter operation when these parameters are within acceptable limits. It is possible, however, that the power supplied by a customer generator (or a collection of such generators) matches the load so closely that voltage and frequency limits would not be exceeded if the system were islanded, as discussed in Begovic, *et al*⁵. Unless other means are incorporated into the controls, a system could operate as long as the generation and load remain relatively matched. Although this situation is extremely unlikely, it remains a concern. There is, therefore, a need for additional controls to detect unintentional islanding conditions and remove the PV system from the circuit until the public power system is restored to normal service.

⁵ Begovic, M., Ropp, M., Rohatgi, A., Pregelj, A., "Determining the Sufficiency of Standard Protective Relaying for Islanding Prevention in Grid-Connected PV Systems," *Proceedings of the 2nd World Conference and Exhibition on Photovoltaic Solar Energy Conversion*, Vienna, Austria, July, 1998.

Tightening voltage and frequency windows has been suggested as a means to eliminate this problem, but this only reduces the probability of an island occurring, rather than eliminating the possibility. Tightening operating windows also increases the occurrence of nuisance tripping.

A more satisfactory solution to the problem of detecting a balanced unintentional island is the use of an inverter that incorporates a task-specific anti-islanding scheme that includes the measurement of other parameters or methods of destabilizing the grid in the absence of public power control.

A.2 Impact of distortion on islanding

The islanded load Total Demand Distortion (TDD⁶) has an impact on the probability of establishing a distributed resource island. Increased distortion can have several results that impact the ability of an inverter to operate. These include additional voltage zero crossings and reduced total power factor. An inverter that has been designed to operate at unity power factor and low distortion will not continue operating with high load distortion.

⁶ TDD – Total Demand Distortion is defined in IEEE 519-1992 as the total root-sum-square harmonic distortion, in percent of the maximum demand total load current (15 min or 30 min demand).

Annex B (informative)

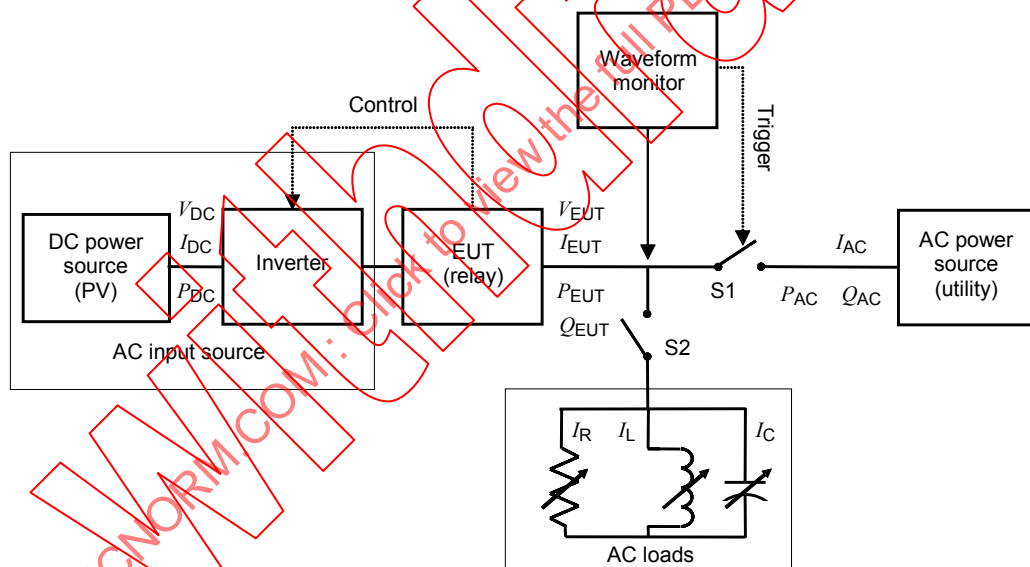
Test for independent islanding detection device (relay)

B.1 Introduction

There are cases where the islanding protection system (EUT) is separate from the inverter. When the system employs an active method of islanding detection that interacts with a specific inverter, the test method described in the main body of this standard shall be employed. If an island detection method is used that does not rely on interaction with the inverter, the procedure described below may be used.

B.2 Testing circuit

The testing circuit shown in Figure B.1 shall be employed. Similar circuits shall be used for three-phase output.



IEC 1568/08

Figure B.1 – Test circuit for independent islanding detection device (relay)

B.3 Testing equipment

Same as Clause 5 with the exception of the AC input source described below and acting in place of the DC input source with an inverter in terms of power generation.

B.3.1 AC input source

A separate AC input may be required if not provided by the EUT manufacturer as part of the test as shown Figure B.1.

The AC input source shall provide voltage and current necessary to meet the testing requirements described in Clause 6.

B.4 Testing procedure

This test procedure provides a method for evaluating an independent islanding detection device, such as a relay. As in 6.1, this test procedure develops a resonant circuit that is balanced with the PV system output. Since, in this case, the EUT has no generation capability of its own, a separate AC source shall be used to provide power on the EUT side of switch S1, as shown in Figure B.1. This AC source shall be capable of providing the rated power defined by the EUT rating. If the EUT affects the islanding detection feature by controlling the AC power source, then the test setup shall include the appropriate functionality in the AC source and the connection between the source and the EUT.

B.5 Documentation

Same as Clause 7.

Withdrawing
IEC NORM.COM: Click to view the full PDF of IEC 62116:2008

Annex C (informative)

Gate blocking signal

C.1 General

A stopping signal is one that provides an indication that the EUT has ceased energizing the utility grid. One form of stopping signal, provided in some utility-interconnected inverters, is the gate blocking signal as described in this Annex. Some jurisdictions may require that all inverters provide a gate blocking signal that can be measured directly.

C.2 Gate blocking signal used in photovoltaic systems

Utility-interconnected inverters for PV systems convert DC power into AC power, performing PWM control⁷ using semiconductor-based power switching devices such as IGBTs⁸, thyristors, and GTOs⁹. In many cases, an on-off “gate blocking” signal is provided by the control circuitry between the microprocessor and the power switching device. This signal provides a means for separate control functions (e.g., internal fault monitoring, utility voltage and frequency trip functions) to halt the operation of the switching devices and therefore the power generation of the inverter. When this signal is in the active blocking state, the inverter will cease generating power. Thus, this signal provides an indication of a tripping action such as the end of the islanding event. Run-on time can then be defined as the time between the opening of the islanding test switch and the point when the gate blocking signal indicates a stop condition.

C.3 Monitoring the gate blocking signal

In some inverter designs the control circuit comprises discrete components so a gate blocking signal is accessible and easily measured.

In other inverter designs, a micro-processor drives the switching device directly, so all control and monitoring functions are handled by the microprocessor, which simply stops firing the switching device when necessary. In this case there may be no external gate blocking signal. Also, so called smart-switching devices incorporate control (microprocessor) and power switching functions in a single sealed package with no access to the internal control signals. Finally, inverters incorporating battery backup may not cease the operation of the bridge, but, to maintain operation of critical loads isolated from the utility connection, will instead open a switch to isolate the inverter from the utility grid. Other signals available in these designs may include some uncertainty (e.g., a delay) as to when the switching device actually ceases operation.

It should be noted that while the gate blocking signal will indicate when the power switching device has ceased operation, the inverter will not instantly cease energizing its output terminals. The unit will provide a decaying AC output, the characteristics of which will depend on the design of the reactive components on the inverter output. Therefore, the most accurate indication that the inverter has ceased energizing its output is to monitor the output current and verify that they have dropped below expected levels, as described in 6.1, step f).

⁷ PWM control: Pulse Width Modulation control

⁸ IGBT: Insulated Gate Bipolar Transistor

⁹ GTO: Gate Turn-Off thyristor

IEC NORM.COM: Click to view the full PDF of IEC 62176:2008

Withdrawn

SOMMAIRE

AVANT-PROPOS.....	25
INTRODUCTION.....	27
1 Domaine d'application et objet.....	28
2 Références normatives.....	28
3 Termes et définitions	28
4 Circuit d'essai.....	30
5 Equipements d'essais.....	32
5.1 Appareils de mesure	32
5.2 Source d'énergie en courant continu	32
5.2.1 Simulateur de générateur PV.....	32
5.2.2 Alimentation électrique en courant et tension continus limites avec résistance en série	33
5.2.3 Générateur PV	33
5.3 Source d'énergie en courant alternatif	33
5.4 Charges en courant alternatif	34
6 Essai pour les onduleurs monophasés ou multiphasés.....	34
6.1 Procédure d'essai	34
6.2 Critères d'acceptation/de rejet.....	38
7 Documentation	38
Annexe A (informative) Ilotage tel qu'il s'applique aux systèmes PV	42
Annexe B (informative) Essai pour un dispositif de détection d'ilotage indépendant (relais).....	44
Annexe C (informative) Signal de blocage d'alimentation	46
Figure 1 – Circuit d'essai pour la fonction de détection d'ilotage dans un conditionneur de puissance (onduleur)	31
Figure B.1 – Circuit d'essai pour un dispositif de détection d'ilotage indépendant (relais).....	44
Tableau 1 – Paramètres à mesurer en temps réel.....	30
Tableau 2 – Spécification du simulateur de générateur (conditions d'essai)	32
Tableau 3 – Conditions d'essai du générateur PV	33
Tableau 4 – Exigences de la source d'énergie en courant alternatif	34
Tableau 5 – Conditions d'essai	35
Tableau 6 – Déséquilibre de la charge (charge active, réactive) pour la condition d'essai A (sortie de l'EUT = 100 %)......	37
Tableau 7 – Déséquilibre de la charge (charge réactive) pour la condition d'essai B (sortie de l'EUT = 50 % – 66 %) et la condition d'essai C (sortie de l'EUT = 25 % – 33 %).....	37
Tableau 8 – Spécification de l'EUT fournie par le fabricant (exemple).....	39
Tableau 9 – Liste des conditions essayées et du temps de maintien de l'alimentation (exemple)	40
Tableau 10 – Spécification de l'équipement d'essai (Exemple)	41

COMMISSION ÉLECTROTECHNIQUE INTERNATIONALE

PROCÉDURE D'ESSAI DES MESURES DE PRÉVENTION CONTRE L'ÎLOTAGE POUR ONDULEURS PHOTOVOLTAÏQUES INTERCONNECTÉS AU RÉSEAU PUBLIC

AVANT-PROPOS

- 1) La Commission Electrotechnique Internationale (CEI) est une organisation mondiale de normalisation composée de l'ensemble des comités électrotechniques nationaux (Comités nationaux de la CEI). La CEI a pour objet de favoriser la coopération internationale pour toutes les questions de normalisation dans les domaines de l'électricité et de l'électronique. A cet effet, la CEI – entre autres activités – publie des Normes internationales, des Spécifications techniques, des Rapports techniques, des Spécifications accessibles au public (PAS) et des Guides (ci-après dénommés "Publication(s) de la CEI"). Leur élaboration est confiée à des comités d'études, aux travaux desquels tout Comité national intéressé par le sujet traité peut participer. Les organisations internationales, gouvernementales et non gouvernementales, en liaison avec la CEI, participent également aux travaux. La CEI collabore étroitement avec l'Organisation Internationale de Normalisation (ISO), selon des conditions fixées par accord entre les deux organisations.
- 2) Les décisions ou accords officiels de la CEI concernant les questions techniques représentent, dans la mesure du possible, un accord international sur les sujets étudiés, étant donné que les Comités nationaux de la CEI intéressés sont représentés dans chaque comité d'études.
- 3) Les Publications de la CEI se présentent sous la forme de recommandations internationales et sont agréées comme telles par les Comités nationaux de la CEI. Tous les efforts raisonnables sont entrepris afin que la CEI s'assure de l'exactitude du contenu technique de ses publications; la CEI ne peut pas être tenue responsable de l'éventuelle mauvaise utilisation ou interprétation qui en est faite par un quelconque utilisateur final.
- 4) Dans le but d'encourager l'uniformité internationale, les Comités nationaux de la CEI s'engagent, dans toute la mesure possible, à appliquer de façon transparente les Publications de la CEI dans leurs publications nationales et régionales. Toutes divergences entre toutes Publications de la CEI et toutes publications nationales ou régionales correspondantes doivent être indiquées en termes clairs dans ces dernières.
- 5) La CEI n'a prévu aucune procédure de marquage valant indication d'approbation et n'engage pas sa responsabilité pour les équipements déclarés conformes à une de ses Publications.
- 6) Tous les utilisateurs doivent s'assurer qu'ils sont en possession de la dernière édition de cette publication.
- 7) Aucune responsabilité ne doit être imputée à la CEI, à ses administrateurs, employés, auxiliaires ou mandataires, y compris ses experts particuliers et les membres de ses comités d'études et des Comités nationaux de la CEI, pour tout préjudice causé en cas de dommages corporels et matériels, ou de tout autre dommage de quelque nature que ce soit, directe ou indirecte, ou pour supporter les coûts (y compris les frais de justice) et les dépenses découlant de la publication ou de l'utilisation de cette Publication de la CEI ou de toute autre Publication de la CEI, ou au crédit qui lui est accordé.
- 8) L'attention est attirée sur les références normatives citées dans cette publication. L'utilisation de publications référencées est obligatoire pour une application correcte de la présente publication.
- 9) L'attention est attirée sur le fait que certains des éléments de la présente Publication de la CEI peuvent faire l'objet de droits de propriété intellectuelle ou de droits analogues. La CEI ne saurait être tenue pour responsable de ne pas avoir identifié de tels droits de propriété et de ne pas avoir signalé leur existence.

La Norme internationale CEI 62116 a été établie par le comité d'études 82 de la CEI: Systèmes de conversion photovoltaïque de l'énergie solaire.

Le texte de cette norme est issu des documents suivants:

FDIS	Rapport de vote
82/531/FDIS	82/542/RVD

Le rapport de vote indiqué dans le tableau ci-dessus donne toute information sur le vote ayant abouti à l'approbation de cette norme.

Le comité a décidé que le contenu de cette publication ne sera pas modifié avant la date de maintenance indiquée sur le site web de la CEI sous "<http://webstore.iec.ch>" dans les données relatives à la publication recherchée. A cette date, la publication sera

- reconduite,
- supprimée,
- remplacée par une édition révisée, ou
- amendée.

IECNORM.COM: Click to view the full PDF of IEC 62116:2008

Withdrawing

INTRODUCTION

L'îlotage est un état dans lequel une partie d'un réseau électrique, contenant tant la charge que la production, est isolée du reste du réseau électrique. Cette situation est l'une de celles auxquelles les fournisseurs d'électricité (le réseau public) doivent régulièrement faire face. Lorsqu'un îlot est créé délibérément par l'entreprise publique de contrôle—pour isoler de grandes sections du réseau public, par exemple—il est appelé îlot intentionnel. Inversement, un îlot involontaire peut être provoqué lorsqu'un segment du réseau public d'électricité contenant uniquement une charge et une production privées de clients est isolé par rapport à la commande du réseau public.

Normalement, il est exigé que la production privée du client détecte l'absence de production contrôlée par le réseau public et cesse d'alimenter le réseau. Cependant, lorsque la production et la charge à l'intérieur du segment sont bien équilibrées avant l'événement de l'isolation, le réseau public fournit peu de puissance au segment du réseau, rendant ainsi difficile la détection au moment où l'isolation se produit. Des dommages peuvent se produire au niveau de l'équipement du client si la production dans l'îlot, n'étant plus sous le contrôle du réseau public, fonctionne en dehors des conditions normales de tension et de fréquence. L'équipement du client et celui du réseau public peuvent être endommagés si le réseau principal se réenclenche dans l'îlot hors synchronisation. Les lignes sous tension à l'intérieur de l'îlot présentent un danger de choc électrique pour les travailleurs sans méfiance des lignes du réseau public qui pensent que les lignes ne sont pas alimentées.

L'industrie photovoltaïque a ouvert la voie du développement de la détection d'îlotage et des mesures de prévention. Pour répondre aux préoccupations des fournisseurs d'électricité, des onduleurs PV disponibles sur le marché interconnectés au réseau public ont mis en œuvre une variété de techniques de détection d'îlotage et de prévention contre ce dernier (également désignées sous le nom d'anti-îlotage). L'industrie a également développé une méthode d'essai pour démontrer l'efficacité de ces techniques d'anti-îlotage; cette méthode est l'objet du présent document.

Cette norme fournit une méthode d'essai de consensus pour évaluer l'efficacité des mesures de prévention contre l'îlotage utilisées par le conditionneur de puissance des systèmes photovoltaïques (PV) interconnectés au réseau public. A noter que, tandis que ce document aborde spécifiquement les onduleurs pour les systèmes photovoltaïques, le montage et la procédure peuvent, avec certaines modifications, être utilisés pour évaluer les onduleurs utilisés avec d'autres sources de production ou pour évaluer des dispositifs d'anti-îlotage séparés destinés à être utilisés conjointement avec des onduleurs PV ou d'autres sources de production, en servant de système anti-îlotage de ces sources ou bien en le complétant.

Les onduleurs et autres dispositifs satisfaisant aux exigences de ce document peuvent être considérés comme étant sans îlotage, ce qui signifie que dans des conditions raisonnables, le dispositif détectera des conditions d'îlot et cessera d'alimenter le réseau électrique public.

PROCÉDURE D'ESSAI DES MESURES DE PRÉVENTION CONTRE L'ÎLOTAGE POUR ONDULEURS PHOTOVOLTAÏQUES INTERCONNECTÉS AU RÉSEAU PUBLIC

1 Domaine d'application et objet

L'objet de cette Norme internationale est de fournir une méthode d'essai pour évaluer la performance des mesures de prévention contre l'îlotage utilisées avec des systèmes PV interconnectés au réseau public.

Cette norme décrit des lignes directrices pour les essais de performance des mesures de prévention contre l'îlotage automatique installées dans ou avec des onduleurs PV interactifs avec le réseau public monophasés ou multiphasés, connectés au réseau public d'électricité. La procédure et les critères d'essai décrits sont les exigences minimales qui permettent la répétabilité. Des exigences supplémentaires ou des critères plus sévères peuvent être spécifiés si l'on peut démontrer l'existence de risque. Les onduleurs et autres dispositifs satisfaisant aux exigences de cette norme sont considérés comme étant sans îlotage, comme cela est défini dans la CEI 61727.

Cette norme peut être appliquée à d'autres types de systèmes interconnectés au réseau public (comme les microturbines à onduleur et les piles à combustibles, les machines à induction et synchrones). Toutefois, une révision technique peut être nécessaire pour des systèmes autres que ceux PV à onduleur.

2 Références normatives

Les documents de référence suivants sont indispensables pour l'application du présent document. Pour les références datées, seule l'édition citée s'applique. Pour les références non datées, la dernière édition du document de référence s'applique (y compris les éventuels amendements).

CEI 61727, *Systèmes photovoltaïques (PV) – Caractéristiques de l'interface de raccordement au réseau*

CEI 61836, *Systèmes de conversion photovoltaïque de l'énergie solaire – Termes, définitions et symboles*

3 Termes et définitions

Pour les besoins du présent document, les termes et définitions de la CEI 61836 s'appliquent, ainsi que les suivants.

3.1

simulateur de générateur PV

source d'énergie en courant continu utilisée en vue de simuler la sortie du générateur PV

3.2

EUT («Equipment Under Test » en anglais)

équipement en essai. EUT fait référence à l'onduleur ou au dispositif anti-îlotage sur lequel sont réalisés ces essais

3.3**MPPT (« Maximum Power Point Tracking » en anglais)**

conversion optimale d'énergie. La MPPT est une stratégie de contrôle du générateur PV utilisée pour obtenir la sortie maximale du système dans des conditions existantes.

3.4**onduleur non îlotant**

onduleur qui cesse d'alimenter un système de distribution du réseau public qui sort des spécifications de fonctionnement nominales de tension et/ou de fréquence (issues de la CEI 61727 Ed.2.0)

3.5**îlot**

état dans lequel une partie du réseau public d'électricité, contenant la charge et la production, continue à fonctionner en étant isolée du reste du réseau. La production et les charges peuvent être toute combinaison de production et de charges privées, propriété du client, et publiques, propriété du réseau public.

3.6**îlot intentionnel**

îlot intentionnellement créé, généralement pour restaurer ou maintenir la puissance à une section du réseau public d'électricité qui est affectée par une panne. La production et les charges peuvent être toute combinaison de production et de charges privées, propriété du client et publiques, propriété du réseau public, mais il existe un accord implicite ou explicite entre l'entreprise publique de contrôle et les opérateurs pour la production privée, propriété du client pour cette situation.

3.7**facteur de qualité, Q_f**

mesure de la force de résonance de la charge d'essai d'îlotage

NOTE Dans un circuit de résonance parallèle, tel qu'une charge sur un réseau d'énergie

$$Q_f = R \sqrt{\frac{C}{L}}$$

où

Q_f est le facteur de qualité

R est la résistance de charge effective

C est la capacité de charge réactive (y compris les condensateurs-shunt)

L est l'inductance de charge réactive

Avec C et L accordées à la fréquence fondamentale du système d'alimentation, Q_f pour le circuit de résonance générant la puissance active, P , puissances réactives, Q_L , pour la charge inductive, et Q_C pour charge capacitive, Q_f peut être déterminé par:

$$Q_f = (1/P) \sqrt{|Q_L| \cdot |Q_C|}$$

où

P est la puissance active, en W

Q_L est la charge inductive, en VAR_L

Q_C est la charge capacitive, en VAR_C

3.8

temps de maintien de l'alimentation, t_R

période de temps au cours duquel un état d'îlot non intentionnel existe. Le temps de maintien de l'alimentation est défini comme l'intervalle entre l'ouverture de l'interrupteur S1 (Figure 1) et la cessation du courant de sortie de l'EUT.

3.9

signal d'arrêt

signal fourni par l'onduleur indiquant qu'il a cessé d'alimenter ses bornes de sortie connectées au réseau public d'électricité (voir l'Annexe C)

3.10

îlot non intentionnel

condition d'îlotage dans laquelle la production à l'intérieur de l'îlot qui est supposé cesser d'alimenter le réseau public d'électricité, continue au contraire à l'alimenter

4 Circuit d'essai

Le circuit d'essai représenté à la Figure 1 doit être utilisé. Des circuits analogues doivent être utilisés pour une sortie triphasée.

Les paramètres à mesurer sont illustrés dans le Tableau 1 et la Figure 1. Les paramètres à consigner dans le rapport d'essai sont examinés à l'Article 7.

Tableau 1 – Paramètres à mesurer en temps réel

Paramètre	Symbole	Unités
Entrée en courant continu de l'EUT ^(1,2)		
Tension continue	V_{DC}	V
Courant continu	I_{DC}	A
Puissance en courant continu	P_{DC}	W
Eclairement énergétique ³⁾	G	W/m ²
Sortie en courant alternatif de l'EUT		
Tension alternative ^{2, 4, 5)}	V_{EUT}	V
Courant alternatif ^{2, 4, 5)}	I_{EUT}	A
Puissance active ²⁾	P_{EUT}	W
Puissance réactive ²⁾	Q_{EUT}	VA _r
Forme d'onde de tension ^{4, 5, 6, 7)}		
Forme d'onde de courant ^{4, 5, 6, 7)}		
Signal de commande de sortie de l'EUT (relais) ⁴⁾		
Temps de maintien de l'alimentation	t_R	s
Signal d'arrêt ⁸⁾	SS	--
Charge d'essai ²⁾		
Courant de charge résistive	I_R	A
Courant de charge inductive	I_L	A
Courant de charge capacitive	I_C	A
Source d'énergie (réseau public) en courant alternatif ²⁾		

Paramètre	Symbole	Unités
Puissance active du réseau public ⁹⁾	P_{AC}	W
Puissance réactive du réseau public ⁹⁾	Q_{AC}	VA _r
Courant du réseau public ⁹⁾	I_{AC}	A

1) Si applicable.

2) Enregistrer les valeurs mesurées avant d'ouvrir l'interrupteur S1.

3) Enregistré lorsque l'essai est effectué en utilisant un générateur PV. Il convient que le pyranomètre soit de type silicium à réponse rapide et non de type thermopile.

4) Le temps de réponse du transducteur de tension et de courant doit être adapté au taux d'échantillonnage utilisé.

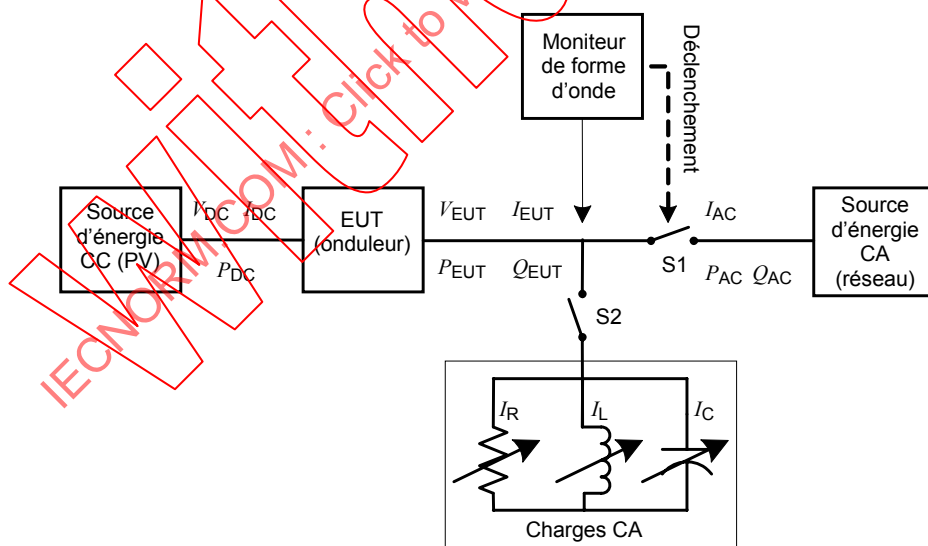
5) La forme d'onde, la tension et le courant alternatifs, doivent être mesurés sur toutes les phases.

6) Les données de forme d'onde doivent être enregistrées du début de l'essai d'îlotage jusqu'à ce que l'EUT mette fin à la sortie. La mesure du temps doit avoir une précision et une résolution supérieures à 1 ms.

7) Lorsque la forme d'onde est enregistrée, le signal de synchronisation du signal d'ouverture de S1 et celui de l'arrêt peuvent être enregistrés simultanément.

8) Si disponible à l'EUT.

9) Le signal doit être filtré en fonction des besoins pour fournir une valeur de fréquence fondamentale (50 Hz ou 60 Hz). Les valeurs fondamentales ignorent les harmoniques parasites, causées par les distorsions de tension du réseau public, absorbées par les condensateurs de charge et de filtration de l'EUT.



IEC 1567/08

Figure 1 – Circuit d'essai pour la fonction de détection d'îlotage dans un conditionneur de puissance (onduleur)

5 Equipements d'essais

5.1 Appareils de mesure

L'observation de la forme d'onde doit être mesurée par un dispositif avec fonction mémoire, par exemple un oscilloscope à mémoire ou numérique ou un système d'acquisition de données à grande vitesse. Le dispositif de mesure/saisie de la forme d'onde doit être en mesure d'enregistrer la forme d'onde depuis le début de l'essai d'îlotage jusqu'à ce que l'EUT cesse d'alimenter l'îlot. Pour les EUT multiphasés, toutes les phases doivent être contrôlées. Un moniteur de forme d'onde conçu pour détecter et calculer le temps de maintien de l'alimentation peut être utilisé.

Pour les EUT multiphasés, l'équipement d'essai et de mesure doit enregistrer chaque courant de phase et chaque tension phase-neutre ou entre phases, suivant ce qui est approprié, pour déterminer à la fréquence fondamentale, le flux de puissance active et réactive pendant l'essai. Un taux d'échantillonnage de 10 kHz ou plus est recommandé. La précision de mesure minimale doit être d'au plus 1 % de la tension de sortie nominale assignée de l'EUT et d'au plus 1 % du courant de sortie assigné de l'EUT. Les mesures du courant, de la puissance active et de la puissance réactive, lorsque l'interrupteur S1 est utilisé pour déterminer les conditions d'équilibre du circuit, doivent signaler la composante fondamentale (50 Hz ou 60 Hz).

5.2 Source d'énergie en courant continu

Un générateur photovoltaïque ou un simulateur de générateur PV (privilégié) peut être utilisé. Si l'EUT peut fonctionner en mode interconnecté au réseau public à partir d'une batterie d'accumulateur, une source d'énergie en courant continu peut être utilisée à la place d'un accumulateur à condition que la source d'énergie en courant continu ne soit pas le dispositif de limitation pour ce qui concerne le courant d'entrée maximal de l'EUT.

La source d'énergie en courant continu doit fournir la tension et le courant nécessaires pour répondre aux exigences d'essai décrites dans l'Article 6.

5.2.1 Simulateur de générateur PV

Une unité destinée à être alimentée directement par une source photovoltaïque doit être alimentée par une alimentation électrique qui simule les caractéristiques de courant-tension et le temps de réponse d'un générateur photovoltaïque. Les essais doivent être effectués à la tension d'entrée définie dans le Tableau 2 ci-dessous, et le courant doit être limité à 1,5 fois le courant d'entrée assigné au photovoltaïque, sauf spécification contraire dans les exigences d'essai.

Un simulateur de générateur PV est recommandé, cependant, tout type de source d'énergie peut être utilisé s'il n'influence pas les résultats d'essai.

Tableau 2 – Spécification du simulateur de générateur (conditions d'essai)

Points ¹⁾	Conditions
Puissance de sortie	Suffisante pour fournir une puissance de sortie maximale de l'EUT et d'autres niveaux spécifiés par les conditions d'essais du Tableau 5.
Vitesse de réponse ²⁾	Il convient que le temps de réponse d'un simulateur à un échelon dans la tension de sortie, en raison d'une variation de charge de 5 %, donne lieu à un établissement du courant de sortie à 10 % de sa valeur finale en moins de 1 ms.
Stabilité	A l'exclusion des variations provoquées par la MPPT de l'EUT, il convient que la puissance de sortie du simulateur reste stable à 2 % du niveau de puissance spécifié pendant toute la durée de l'essai: à partir du point où l'équilibre de charge est atteint jusqu'à ce que l'état d'îlot soit éliminé ou que le temps de maintien de l'alimentation autorisé soit dépassé.
Facteur de remplissage ³⁾	0,25 à 0,8

1) Dans le cadre de la présente norme, on prend pour hypothèse que la technologie des cellules n'exerce aucune influence sur la détection d'îlotage.

2) La vitesse de réponse est indiquée pour éviter l'influence provoquée par le système de commande de la MPPT, la fréquence d'ondulation du côté courant continu d'un EUT, ou des méthodes actives anti-îlotage.

3) Facteur de remplissage = $(V_{mp} \times I_{mp}) / (V_{oc} \times I_{sc})$, où V_{mp} et I_{mp} sont respectivement la tension et le courant du point de puissance maximum, V_{oc} est la tension en circuit ouvert, et I_{sc} est le courant de court circuit. Il convient de le maintenir à une valeur fixe pour toutes les conditions d'essais.

5.2.2 Alimentation électrique en courant et tension continus limités avec résistance en série

Une source d'énergie en courant continu utilisée comme source d'entrée de l'EUT doit être capable d'une puissance d'entrée maximale de l'EUT (de façon à obtenir une puissance de sortie maximale de l'EUT) aux tensions de fonctionnement d'entrée de l'EUT minimales et maximales.

Il convient que la source d'énergie fournisse des limites de courant et de tension ajustables, se mette à fournir le courant de court-circuit et la tension de circuit ouvert souhaités lorsqu'elle est associée avec une résistance en série et shunt décrite ci-dessous.

Il convient qu'une résistance en série (et, facultativement, une résistance shunt) soient choisies pour fournir un facteur de remplissage dans la gamme présentée dans le Tableau 2.

5.2.3 Générateur PV

Un générateur PV utilisé comme source d'entrée de l'EUT doit être capable d'une puissance d'entrée maximale de l'EUT aux tensions de fonctionnement d'entrée de l'EUT minimales and maximales. L'essai est limité aux moments où l'éclairement énergétique ne varie pas de plus de 2 % pendant la durée de l'essai, tel que mesuré par un pyranomètre de type silicium ou un dispositif de référence. Il peut être nécessaire de régler la configuration du générateur pour obtenir les niveaux de puissance et de tension d'entrée prescrits en 6.1.

Tableau 3 – Conditions d'essai du générateur PV

Éléments	Conditions
Puissance de sortie	Suffisante pour fournir une puissance de sortie maximale de l'EUT et d'autres niveaux spécifiés par les conditions d'essais du Tableau 5.
Conditions climatiques	Eclairement énergétique, température ambiante, etc.
Pour obtenir une condition de charge équilibrée, la sortie du générateur PV doit être stable. De ce fait, il est important de réaliser l'essai uniquement à des moments d'éclairement énergétique stable (par exemple ciel dégagé, à midi solaire moyen).	

5.3 Source d'énergie en courant alternatif

Le réseau public d'électricité ou une autre source d'énergie en courant alternatif peut être utilisé à condition qu'il(elle) réponde aux conditions spécifiées dans le Tableau 4.

Tableau 4 – Exigences de la source d'énergie en courant alternatif

Éléments	Conditions
Tension	Nominale $\pm 2,0 \%$
Distorsion harmonique totale (THD) de la tension	$< 2,5 \%$
Fréquence	Nominale $\pm 0,1 \text{ Hz}$
Distance de l'angle de phase ¹⁾	$120^\circ \pm 1,5^\circ$
¹⁾ Cas triphasé uniquement	

5.4 Charges en courant alternatif

Du côté courant alternatif de l'EUT, la résistance, la capacité et l'inductance variables doivent être connectées en parallèle comme des charges entre l'EUT et la source d'énergie en courant alternatif. D'autres sources de charge, telles que les charges électroniques peuvent être utilisées si on peut prouver que la source n'entraîne pas de résultats qui sont différents de ceux que l'on obtiendrait avec des résistances, des inductances et des condensateurs passifs.

Toutes les charges en courant alternatif doivent être spécifiées et réglables pour toutes les conditions d'essai. Les équations pour Q_f sont fondées sur un circuit RLC parallèle idéal. C'est pourquoi, les résistances non inductives, les inductances (Q_f élevée) à faible perte, et les condensateurs avec résistance en série effective faible et inductance série effective faible doivent être utilisés dans le circuit d'essai. Les inducteurs à noyau de fer, s'ils sont utilisés, ne doivent pas dépasser une distorsion harmonique totale (THD) de courant de 2 % lorsqu'ils fonctionnent à la tension nominale. Il convient que les composantes de la charge soient d'une manière conservatrice spécifiées pour les niveaux prévus de tension et de puissance. Il convient que la puissance assignée de la résistance soit choisie pour minimiser la dérive thermiquement induite dans les valeurs de résistance au cours de l'essai.

Il convient de calculer la puissance active et réactive (en utilisant les mesures fournies dans le Tableau 1) dans chacune des branches R, L et C de la charge de sorte que ces paramètres parasites (et les parasites introduits par des variacs ou des autotransformateurs) soient correctement pris en compte lors du calcul de Q_f .

6 Essai pour les onduleurs monophasés ou multiphasés

6.1 Procédure d'essai

L'essai suivant est conçu pour un EUT constitué d'un onduleur monophasé ou multiphasé¹. L'essai utilise une charge RLC, résonnante à la fréquence nominale de l'EUT (50 Hz ou 60 Hz) et adaptée à la puissance de sortie de l'EUT. Pour l'EUT multiphasé, la charge doit être équilibrée à travers toutes les phases et l'interrupteur S1, comme dans la Figure 1, doit ouvrir toutes les phases². Cet essai doit être réalisé avec les conditions de l'EUT du Tableau 5, où les valeurs de puissance et de tension sont données en pourcentage des caractéristiques de sortie maximales de l'EUT.

Les réglages de l'EUT des paramètres de tension et de fréquence pour le déclenchement (amplitude et durée) peuvent affecter le temps de maintien de l'alimentation mesuré. La réussite à cet essai vérifie que l'unité fournit la protection d'ilotage appropriée pour les

¹ L'Annexe B décrit l'essai pour un dispositif de détection d'ilotage indépendant (relais).

² Une perte d'une ou deux phases dans un système triphasé n'est pas considérée comme un phénomène d'ilotage.

réglages essayés aussi bien que pour des réglages plus fins (par exemple, il convient qu'un EUT qui satisfait à l'essai avec des réglages de déclenchement en fréquence de $\pm 1,5$ Hz de la valeur nominale déclenche pendant le temps de maintien de l'alimentation maximum mesuré pour des réglages de, disons, $\pm 0,5$ Hz). Inversement, lorsqu'il est ajusté avec des réglages autres que ceux testés, l'EUT peut expérimenter des temps de maintien de l'alimentation étendus. Il convient que des réglages en fréquence de $\pm 1,5$ Hz par rapport à la fréquence nominale et des réglages en tension de ± 15 % par rapport à la tension nominale, pour les besoins de cette procédure d'essai, soient suffisamment larges pour couvrir la majorité des prescriptions du réseau public. A noter que, puisque les réglages de déclenchement sont élargis, des schémas anti-îlotage actifs plus agressifs peuvent être exigés ce qui pourrait impacter négativement la qualité de la puissance.

Tableau 5 – Conditions d'essai

Conditions	Puissance de sortie de l'EUT, P_{EUT}	Tension d'entrée de l'EUT ³⁾	Réglages du déclenchement de l'EUT ⁴⁾
A	Maximum ¹⁾	>90 % de la plage de tensions d'entrée assignée	Réglages de déclenchement de la tension et de la fréquence spécifiées par le fabricant
B	50 % – 66 % du maximum	50 % de la plage de tensions d'entrée assignée, ± 10 %	Fixer les réglages de déclenchement de la tension et de la fréquence aux valeurs nominales
C	25 % – 33 % ²⁾ du maximum	<10 % de la plage de tensions d'entrée assignée	Fixer les réglages de déclenchements de la tension et de la fréquence aux valeurs nominales

1) Il convient d'obtenir la condition de puissance maximale de sortie de l'EUT en utilisant la puissance d'entrée maximale admissible. La puissance de sortie réelle peut dépasser la sortie nominale assignée.

2) Ou le niveau de sortie minimal admissible de l'EUT s'il est supérieur à 33 %.

3) Basée sur le domaine de fonctionnement de la puissance absorbée de l'EUT. Par exemple, si la gamme se situe entre X volts et Y volts, 90 % de la gamme = $X + 0,9 \times (Y - X)$. Y ne doit pas dépasser $0,8 \times$ la tension maximale du système de l'EUT (c'est-à-dire la tension en circuit ouvert maximale admissible par le générateur). Dans tous les cas, il convient de ne pas mettre en fonctionnement l'EUT hors de la gamme de tension d'entrée admissible.

4) Le fabricant doit spécifier l'amplitude de déclenchement de tension et de fréquence et les réglages de durée de déclenchement avec lesquels l'unité doit être essayée. Il convient que les réglages recommandés présentés ci-dessous couvrent la majorité des prescriptions du service public.

Paramètre	Amplitude	Durée s
Sur-tension	115 % de la tension nominale	2
Sous-tension	85 % de la tension nominale	2
Sur-fréquence	1,5 Hz au dessus de la fréquence nominale	1
Sous-fréquence	1,5 Hz en dessous de la fréquence nominale	1

Si des réglages rapides de sur- et sous-tension et sur- et sous-fréquence sont prévus, il convient donc que le fabricant spécifie des valeurs étendues de façon similaire.

a) Déterminer la puissance de sortie d'essai de l'EUT, P_{EUT} , à utiliser en se référant au Tableau 5. Les conditions d'essai A, B, et C peuvent être réalisées dans n'importe quel ordre qui convient pour les essais.

b) En réglant la source d'entrée en courant continu, faire fonctionner la P_{EUT} sélectionnée et mesurer la sortie de puissance réactive de l'EUT, Q_{EUT} , de la façon suivante. Il convient que l'interrupteur S1 du réseau public soit fermé. Sans aucune charge locale connectée (à savoir, S2 est ouvert de sorte que la charge RLC ne soit pas connectée à ce moment), et l'EUT étant connecté au réseau public (S1 est fermé), mettre l'EUT en marche et le faire fonctionner à la sortie déterminée à l'étape a). Mesurer à la fréquence fondamentale

(50 Hz ou 60 Hz) le flux de puissance active et réactive, P_{AC} et Q_{AC} . Il convient que la puissance active soit égale à P_{AC} . La puissance réactive, Q_{AC} mesurée à cette étape est désignée par Q_{EUT} aux les étapes suivantes.

NOTE La sortie de l'EUT pour la condition A est obtenue en fournissant une puissance d'entrée (en excès) suffisante pour permettre à l'unité de produire sa sortie maximale sans provoquer de fermeture. La condition B est obtenue en réglant la source d'énergie d'entrée en courant continu, si l'EUT fournit ce mode de fonctionnement. La condition C est obtenue en utilisant la commande de l'onduleur pour limiter la puissance de sortie, si l'EUT fournit ce mode de fonctionnement.

c) Eteindre l'EUT et ouvrir S1.

NOTE Lorsque les niveaux de composantes de la charge sont réglés en utilisant une mesure en temps réel des niveaux de puissance résistive, inductive et capacitive, il peut être nécessaire de laisser S1 fermé.

d) Régler le circuit RLC pour obtenir $Q_f = 1,0 \pm 0,05^3$ en utilisant les étapes suivantes:

- 1) Déterminer la quantité de réactance inductive requise dans le circuit RLC résonant en utilisant la relation $Q_L = Q_f \times P_{EUT} = 1,0 \times P_{EUT}$.
- 2) Connecter un inducteur en tant que premier élément du circuit RLC. Régler l'inductance à Q_L .
- 3) Connecter un condensateur en parallèle avec l'inducteur. Régler la réactance capacitive de sorte que $Q_C + Q_L = -Q_{EUT}$.
- 4) Connecter une résistance qui donne lieu à une puissance consommée par le circuit RLC égale à P_{EUT} .

NOTE Les puissances active et réactive sont calculées (en utilisant les mesures fournies dans le Tableau 1) dans chacune des branches R, L et C de la charge de sorte que ces paramètres parasites (et les parasites introduits par des variacs ou des transformateurs) soient correctement pris en compte lors du calcul de Q_f .

e) Connecter la charge RLC configurée à l'étape d) à l'EUT en fermant S2. Fermer S1 et mettre l'EUT en marche, en s'assurant que la puissance délivrée est celle déterminée à l'étape a). Régler R, L, et C en fonction des besoins pour s'assurer que la composante fondamentale (50 Hz ou 60 Hz) de courant I_{AC} à travers S1 est de 0,0 A avec une tolérance de ± 1 % du courant assigné de l'EUT sur une base continue dans chaque phase.⁴

NOTE L'objet de la procédure jusqu'à ce point est de mettre à zéro les composantes de la fréquence fondamentale (50 Hz ou 60 Hz) de la puissance active et réactive, ou de mettre à zéro la composante de la fréquence fondamentale de la circulation du courant, au niveau du sectionneur du réseau public. La résonance du système génère généralement des courants harmoniques dans le circuit d'essai. Ces courants harmoniques rendent généralement impossible la mise à zéro d'une mesure efficace de la circulation de puissance ou de courant au niveau du sectionneur. Du fait de l'erreur de mesure de l'équipement d'essai et d'une incidence provenant des courants harmoniques, il peut être nécessaire d'effectuer de petits réglages dans le circuit d'essai pour obtenir le comportement d'ilotage le plus défavorable. L'étape h) est prévue pour réaliser ces petits réglages.

- f) Ouvrir le sectionneur du réseau public S1 pour lancer l'essai. Le temps de maintien de l'alimentation, t_R , doit être enregistré comme l'intervalle de temps entre l'ouverture de l'interrupteur S1 et le point auquel le courant de sortie de l'EUT chute et demeure inférieur à 1 % de ses niveaux de sortie assignée. L'Annexe C donne quelques informations liées à l'utilisation d'un signal de blocage d'alimentation.
- g) Pour la condition d'essai A du Tableau 5 (100 %), régler la charge active et uniquement une des composantes de la charge réactive (la capacité, C, ou l'inductance, L, peuvent être choisies) à chacune des conditions de déséquilibre de charge présentées dans la partie grisée du Tableau 6. Les valeurs du Tableau 6 représentent des variations par rapport aux valeurs nominales déterminées aux étapes d) et e) en pourcentage de ces valeurs nominales. Les valeurs du Tableau 6 présentent la circulation de puissance active

3 La valeur appropriée pour Q_f a été étudiée en utilisant 723 points de mesure au Japon. Une valeur de Q_f a été calculée comme le rapport de la demande contractuelle (kW) au niveau du point de mesure au condensateur-shunt (kVAR) installé, nécessaire pour obtenir le facteur de puissance 1,0 en ce point. En se fondant sur la variété des conditions de charge rencontrées, $Q_f = 1,0$ apparaît être la condition d'essai qui convient.

4 Certains algorithmes anti-ilotage perturberont suffisamment le courant de fréquence fondamentale à travers S1 de sorte que la limite de 1 % ne puisse pas être obtenue sur une base continue. La moyenne du courant efficace sur un certain nombre de cycles d'une façon qui saisit l'amplitude de repos de ce courant doit être utilisée pour la détermination de la charge adaptée pendant cette période de repos.

et réactive au niveau de S1 à la Figure 1, avec une valeur positive indiquant la circulation de puissance de l'EUT à la source d'énergie en courant alternatif. Après chaque réglage, un essai d'îlot est effectué et le temps de maintien de l'alimentation est enregistré. Si un quelconque temps de maintien de l'alimentation enregistré est plus long que celui enregistré pour la condition d'équilibre assignée, c'est-à-dire à l'essai f), alors les combinaisons de paramètres non-grisées requièrent des essais. Si aucun temps de maintien de l'alimentation ne dépasse celui de la condition d'équilibre, alors cette partie de la séquence d'essai est considérée comme étant terminée.

- h) Pour les conditions d'essai B et C, régler les seules composantes de charge réactive (la capacité C, ou l'inductance L, peut être choisie) par incrément d'environ 1,0 % par essai, dans une gamme totale de 95 % à 105 % du point de fonctionnement comme le montre le Tableau 7. Les valeurs du Tableau 7 montrent le flux de puissance réactive au niveau de S1 à la Figure 1, où une valeur positive indique la circulation de puissance de l'EUT à la source d'énergie en courant alternatif. Après chaque réglage, un essai d'îlot est effectué et le temps de maintien de l'alimentation est enregistré. Si les temps de maintien de l'alimentation augmentent toujours aux points de 95 % ou 105 %, des incréments de 1 % supplémentaires doivent être pris avant que les temps de maintien de l'alimentation commencent à diminuer. Les conditions de charge de l'essai C peuvent être obtenues en utilisant la commande de l'onduleur pour limiter la puissance de sortie plutôt qu'en utilisant l'alimentation électrique.

**Tableau 6 – Déséquilibre de la charge (charge active, réactive)
pour la condition d'essai A (sortie de l'EUT = 100 %)**

Variation en % de la charge active, de la charge réactive par rapport aux valeurs nominales				
-10, +10	-5, +10	0, +10	+5, +10	+10, +10
-10, +5	-5, +5	0, +5	+5, +5	+10, +5
-10, 0	-5, 0	0, 0	+5, 0	+10, 0
-10, -5	-5, -5	0, -5	+5, -5	+10, -5
-10, -10	-5, -10	0, -10	+5, -10	+10, -10

NOTE Les numéros de chaque cellule par exemple +M, +N sont utilisés pour représenter la variation en % de la puissance active et réactive. Le premier nombre M représente le % de la puissance active et le second nombre N représente le % de la puissance réactive. Les valeurs de charge réelles doivent être à ± 1 % de celles spécifiées.

**Tableau 7 – Déséquilibre de la charge (charge réactive) pour la condition d'essai B
(sortie de l'EUT = 50 % – 66 %) et la condition d'essai C (sortie de l'EUT = 25 % – 33 %)**

Variation en % de la charge active, de la charge réactive par rapport aux valeurs nominales
0, -5
0, -4
0, -3
0, -2
0, -1
0, 0
0, 1
0, 2

Variation en % de la charge active, de la charge réactive par rapport aux valeurs nominales
0, 3
0, 4
0, 5

NOTE Dans le Tableau 7, les nombres de chaque case par exemple +M, +N sont utilisés pour représenter la variation en % de la puissance active et réactive. Le premier nombre M représente le % de la puissance active et le second nombre N représente le % de la puissance réactive. Les valeurs de charge réelles doivent être à ± 1 % de celles spécifiées.

6.2 Critères d'acceptation/de rejet

Un EUT est considéré comme conforme aux exigences pour la protection contre l'ilotage lorsque chaque cas de temps de maintien de l'alimentation enregistré est inférieur à 2 s ou répond aux exigences des codes locaux.

7 Documentation

Au minimum, les informations suivantes doivent être enregistrées et conservées dans le rapport d'essai.

- Spécifications de l'EUT. Le Tableau 8 fournit un exemple du type d'information qu'il convient de fournir.
- Résultats des mesures. Le Tableau 9 fournit un exemple du type d'information qu'il convient de fournir. Il convient d'enregistrer les valeurs réelles mesurées.
- Schéma fonctionnel du circuit d'essai.
- Spécifications de l'équipement de mesure et d'essai. Le Tableau 10 fournit un exemple du type d'information qu'il convient de fournir.
- Tout détail de configuration ou de procédure d'essai tels que les méthodes pour atteindre les conditions de charge et de sortie de l'EUT spécifiées.
- Toute information supplémentaire requise par l'accréditation du laboratoire d'essai.
- Spécifier le critère d'évaluation de 6.2 qui est utilisé pour déterminer si le produit a réussi l'essai ou échoué.

Tableau 8 – Spécification de l'EUT fournie par le fabricant (exemple)

Paramètre	Valeur	Remarques
1) Caractéristiques assignées a) Puissance de sortie maximale b) Gamme de tensions cc c) Limites de courant continu d) Gamme de tensions c.a e) Gamme de fréquences f) Limites de courant alternatif g) Rendement h) Réglages de déclenchement de la tension et de la fréquence (amplitude et durée) i) Autres réglages de logiciel j) Version du micrologiciel 2) Autres a) Affichages b) Plage de températures c) Humidité d) Taille e) Poids		